



इंटरमीडिएट करना अब हुआ आसान !

PHYSICS

अध्याय - 14

**अर्धचालक इलेक्ट्रॉनिकी - पदार्थ,
यक्तिया तथा सरल परिपथ**

हय दोस्तो,

अगर आपने मेरा दोनों चैनल सब्सक्राइब नहीं किया है तो कर ले एक चैनल पर मैं गणित पढ़ता हूँ और दूसरी चैनल पर हम भौतिकी, रसायन, जीव विज्ञान और अन्य टॉपिक के महत्वपूर्ण प्रश्न बताया जाता है। अगर आप आपको इस नोट्स में कोई दिक्कत होता है तो आप हमसे संपर्क कर सकते है और मुझे इंस्टाग्राम पर फॉलो भी कर सकते है।

MATH SOLUTIONS



**Follow us on
Instagram**



SUBSCRIBE



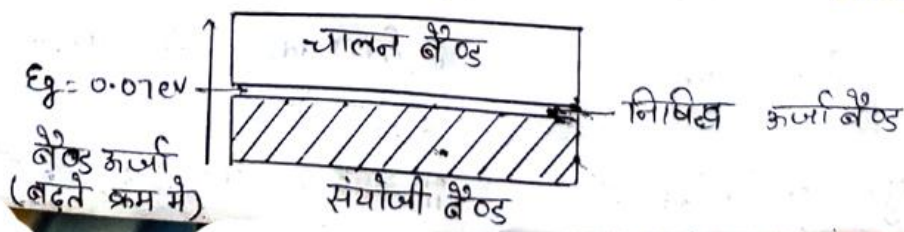
to I WILL STUDY

[अर्धचालक इलेक्ट्रॉनिकी - पदार्थ, युक्तियाँ तथा सरल परिपथ]

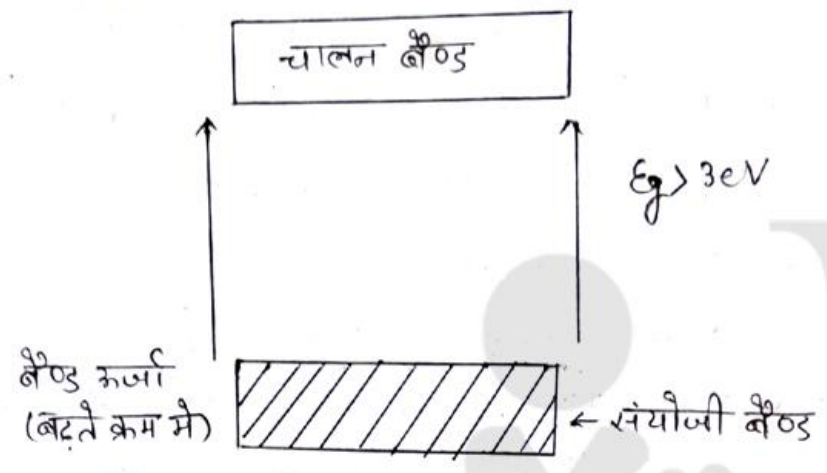
हीरो में ऊर्जा बैंड :- जब एक परमाणु दूसरे परमाणु के सम्पर्क में आता है तो अन्योन्य क्रिया के कारण प्रत्येक ऊर्जा स्तर दो ऊर्जा स्तरों में विभाजित हो जाता है। एक एक ऊर्जा स्तर मूल ऊर्जा स्तर के नीचे और एक थोड़ा ऊपर होता है। क्रिस्टलीय संरचना में एक परमाणु का सम्बन्ध n परमाणुओं से होता है। ये ऊर्जा स्तर इतने नजदीक होते हैं कि इनमें विभेद करना सम्भव नहीं है। इसलिये ये एक बैंड बनाते हैं जिसे ऊर्जा बैंड कहते हैं। ऊर्जा बैंड के आधार पर चालक, अचालक एवं अर्धचालक का वर्गीकरण :-

1) चालक :- चालक पदार्थ वे होते हैं जिनमें विद्युत चालन हेतु पर्याप्त मात्रा में मुक्त इलेक्ट्रॉन उपलब्ध हैं।

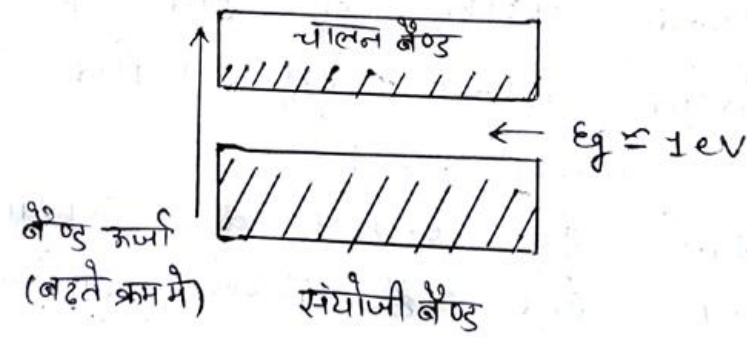
ऊर्जा बैंड धारणा के अनुसार, चालक वे पदार्थ होते हैं जिनके संयोजी बैंड व चालन बैंड एक-दूसरे पर अध्यारोपित होते हैं। चालन बैंड व संयोजी बैंड के बीच निषिद्ध ऊर्जा बैंड की चौड़ाई लगभग नगण्य होती है।



(ii) अचालक :- ऊर्जा बैंड धारणा के अनुसार, अचालक वे पदार्थ होते हैं जिनके संयोजी बैंड पूर्ण, चालन बैंड रिक्त तथा निश्चित ऊर्जा बैंड की चौड़ाई काफी अधिक ($E_g \approx 3eV$) होती है।



(iii) अर्द्धचालक :- एक अर्द्धचालक पदार्थ वह होता है जिसके विद्युतीय गुण सुचालकों तथा कुचालकों के मध्य होता है। ऊर्जा बैंड धारणा के अनुसार, चालन बैंड व संयोजी बैंड आंशिक रूप से भरे होते हैं तथा इनके बीच निश्चित ऊर्जा बैंड लगभग $1eV$ होता है।



सिलिकॉन (Si), जर्मेनियम (Ge), कार्बोसिलिकॉन (CdS), गैलियम आर्सेनाइड (GaAs) इत्यादि अर्द्धचालक पदार्थ हैं।

अर्द्धचालक के प्रकार :- अर्द्धचालक दो प्रकार के होते हैं -

(i) निज या शुद्ध अर्द्धचालक

(ii) वाह्य या अशुद्ध अर्द्धचालक

(i) निज या शुद्ध अर्द्धचालक :- एक शुद्ध अर्द्ध-चालक जिसमें कोई अपद्रव्य न मिला हो, निज अर्द्धचालक कहलाता है। इस प्रकार शुद्ध जर्मेनियम तथा सिलिकॉन अपनी प्राकृतिक अवस्था में निज अर्द्धचालक हैं।

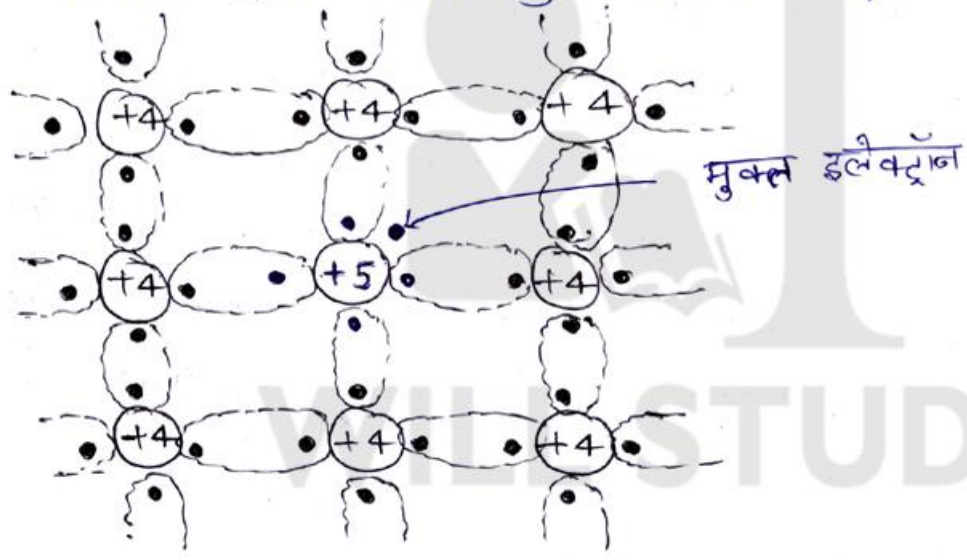
(ii) अशुद्ध अथवा बाह्य अर्द्धचालक :- यदि किसी ऐसे पदार्थ की बहुत थोड़ी-सी मात्रा जिसकी संयोजकता 5 अथवा 3 है, शुद्ध जर्मेनियम अथवा सिलिकॉन क्रिस्टल में अपद्रव्य के रूप में मिश्रित कर दें तो क्रिस्टल की चालकता काफी बढ़ जाती है। मिश्रित करने की क्रिया को अपमिश्रण कहते हैं। एक अशुद्ध अर्द्धचालक जिसमें कोई अपद्रव्य मिला हो, बाह्य अर्द्धचालक कहलाता है। बाह्य अर्द्धचालक दो प्रकार के होते हैं -

(a) n-टाइप अर्द्धचालक

(b) p-टाइप अर्द्धचालक

(a) n-टाइप अर्द्धचालक :- जब किसी जर्मेनियम अथवा सिलिकॉन क्रिस्टल में संयोजकता 5 वाला अपद्रव्य परमाणु (जैसे - आर्सेनिक, स्ट्रॉन्टियम या फास्फोरस) मिश्रित किया जाता है तो वह जर्मेनियम के एक परमाणु को हटाकर उसका स्थान ले लेता है। अपद्रव्य परमाणु के 5 संयोजक इलेक्ट्रॉनों में से 4 इलेक्ट्रॉन अपने चारों ओर स्थित जर्मेनियम के 4 परमाणुओं से एक-एक संयोजक इलेक्ट्रॉन के साथ सह संयोजक बंध बना लेते हैं तथा 3 वाँ संयोजक इलेक्ट्रॉन बहुत कम ऊर्जा के साथ

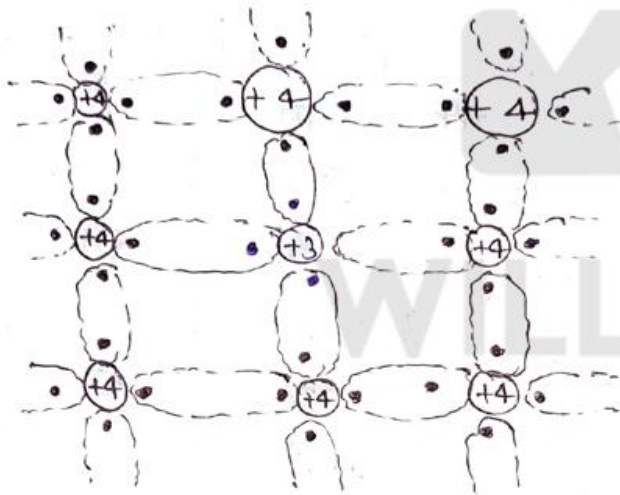
सै अपद्रव्य के परमाणु सै अलग हो जाता है तथा क्रिस्टल के भीतर मुक्त रूप सै चलने लगता है यही इलेक्ट्रॉन आवेश वाहक का कार्य करता है। इस प्रकार शुद्ध जर्मेनियम में अपद्रव्य मिलाने सै क्रिस्टल की चालकता बढ़ जाती है। इस प्रकार के अशुद्ध जर्मेनियम क्रिस्टल को n-टाइप अर्धचालक कहते हैं क्योंकि इसमें आवेश वाहक (मुक्त इलेक्ट्रॉन) प्रबलतात्मक होते हैं अपद्रव्य परमाणुओं को दाता परमाणु कहते हैं।



p-टाइप अर्धचालक :- यदि जर्मेनियम अथवा सिलिकॉन क्रिस्टल में संयोजकता 3 वाले अपद्रव्य परमाणु (जैसे - गलुमिनियम, बोरॉन, गैलियम अथवा इण्डियम) को मिलाया जाता है तो यह भी एक जर्मेनियम परमाणु का स्थान ले लेता है। इसके तीन संयोजक इलेक्ट्रॉन 3 निकटतम जर्मेनियम परमाणुओं के एक-एक संयोजक इलेक्ट्रॉन के साथ मिलकर सहसंयोजक बंध बनाते हैं जबकि जर्मेनियम का चौथा संयोजक इलेक्ट्रॉन बंध नहीं बनाता जाता। अतः क्रिस्टल में अपद्रव्य परमाणु के एक और रिक्त स्थान रह जाता है जिसे कैंटर कहते हैं। वाह्य क्षेत्र लगाने पर इस कैंटर

में पड़ोसी जर्मनियम परमाणु से बंध रख इलेक्ट्रॉन आ जाता है। इस प्रकार कोटर क्रिस्टल के भीतर एक स्थान से दूसरे स्थान पर क्षेत्र की दिशा में चलने लगते हैं। स्पष्ट है कि कोटर एक धनावेशित कण के तुल्य है जो इलेक्ट्रॉन के समान विपरीत दिशा में चलता है। इस प्रकार अपद्रव्य मिले जर्मनियम को p-टाइप अर्धचालक कहते हैं क्योंकि इसमें आवेश वाहक (कोटर) घनात्मक होता है। अपद्रव्य परमाणु को ग्राही परमाणु कहते हैं।

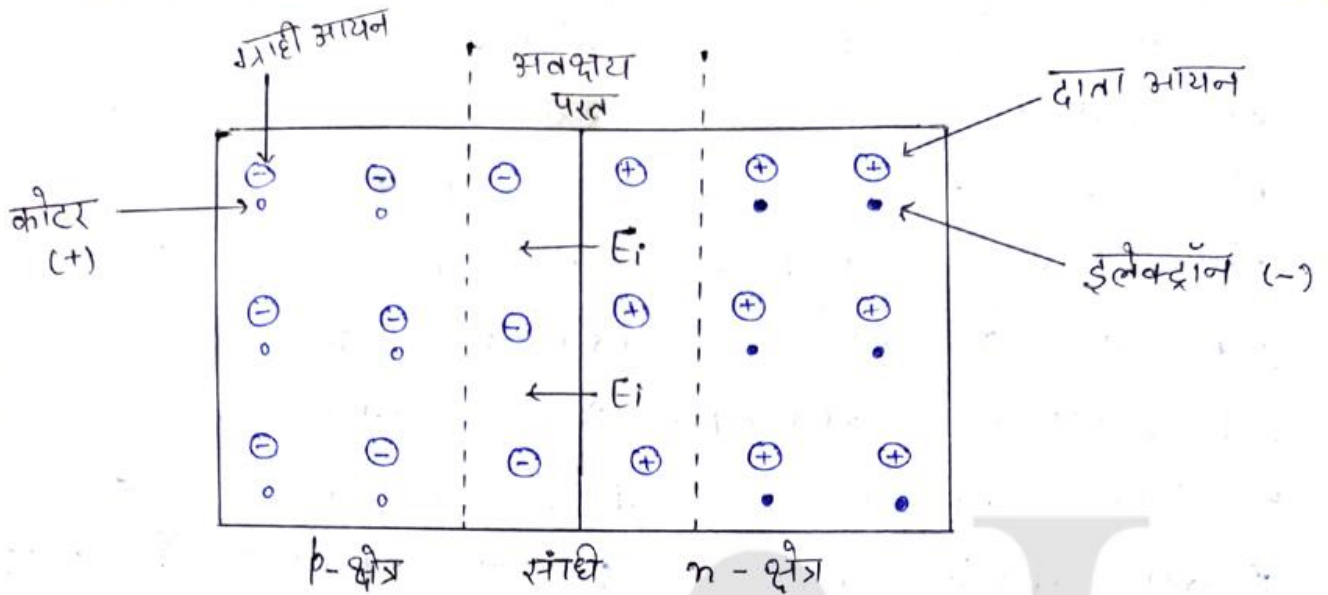
3



Note:- n-टाइप अर्धचालक में इलेक्ट्रॉन बहुसंख्यक तथा कोटर अल्पसंख्यक है जबकि p-टाइप अर्धचालक में कोटर बहुसंख्यक तथा इलेक्ट्रॉन अल्पसंख्यक है।

p-n संंधि :- p-n संंधि डायॉड एक मूल अर्धचालक युक्ति है। यह एक अर्धचालक क्रिस्टल होता है जिसके एक क्षेत्र में ग्राही अपद्रव्य की आधिकता तथा दूसरे क्षेत्र में दाता अपद्रव्य की आधिकता होती है। इन क्षेत्रों की क्रमशः p क्षेत्र तथा n-क्षेत्र कहते हैं। इन क्षेत्रों

के बीच की परिणामी को $p-n$ संधि कहते हैं



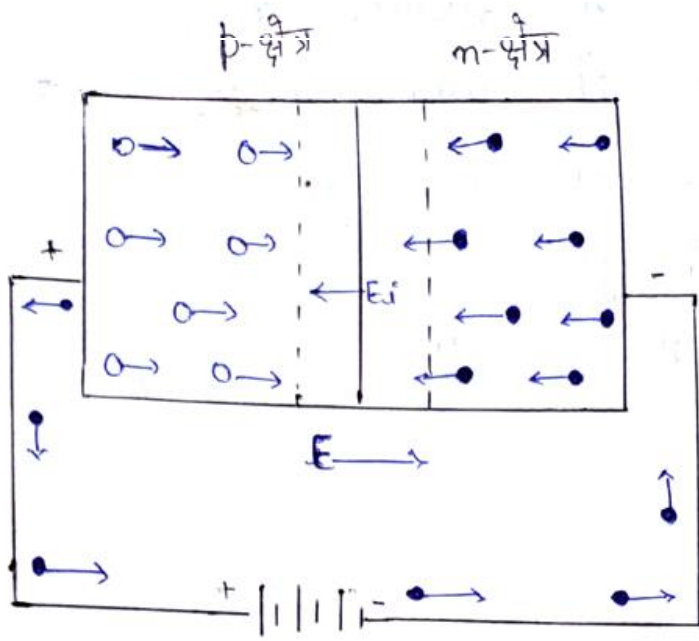
$p-n$ संधि डायोड में वैद्युत धारा का प्रवाह :-
 यदि संधि डायोड में कोई बैटरी न लगी हो तो इसमें कोई धारा नहीं होती। कुछ बहुसंख्यक वाहकों में इतनी ऊर्जा होती है कि वे विभव प्रन्धर के क्षेत्र E_i के विरुद्ध संधि की पार करके धारा का रूप ले लेते हैं परन्तु यह धारा अल्प वाहकों द्वारा उत्क्रम धारा से निरस्त हो जाती है। इस प्रकार संधि डायोड में नेट धारा शून्य होती है।

संधि डायोड को बाह्य बैटरी से दो विभिन्न प्रकारों से जोड़ा जा सकता है जिन्हें अग्र अभिनत तथा उत्क्रम अभिनत कहते हैं।

अग्र अभिनत या अग्रदिशीक :- जब संधि डायोड के p -क्षेत्र को बाह्य बैटरी के धन सिरे से तथा n -क्षेत्र को ऋण सिरे से जोड़ा जाता है तो संधि अग्रदिशीक कहलाती है।

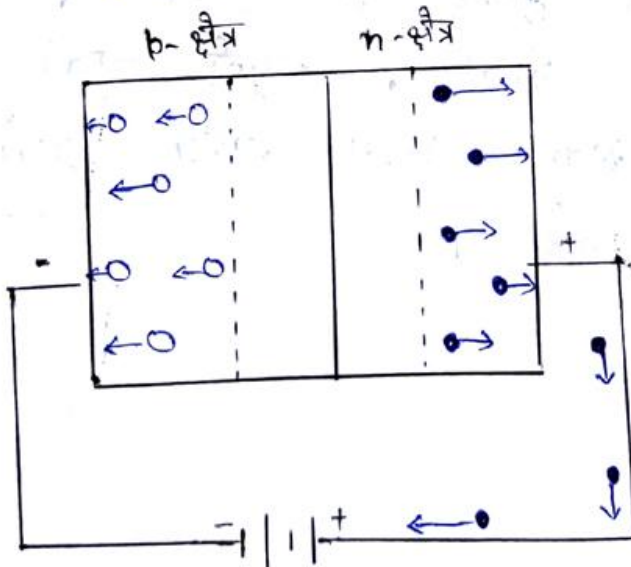
SUBSCRIBE I WILL STUDY YOUTUBE CHANNEL

SUBSCRIBE I WILL STUDY YOUTUBE CHANNEL



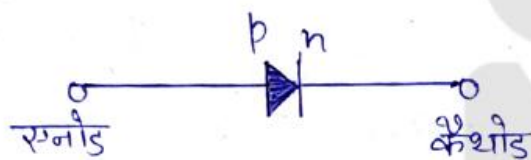
अग्र दिशि सान्धि में आरोपित वैद्युत क्षेत्र E , आन्तरिक क्षेत्र E_i से अधिक प्रबल होता है। अतः बहुसंख्यक वाहक (p-क्षेत्र में होकर तथा n-क्षेत्र में इलेक्ट्रॉन, सान्धि की ओर खींचते हैं। इससे अवक्षय क्षेत्र की चौड़ाई घट जाती है। यही कारण है कि अग्रदिशि सान्धि डायोड का धारा प्रवाह के लिए प्रतिरोध कम होता है।

पश्चदिशि :- जब सान्धि डायोड के p-क्षेत्र की बाह्य बैटरी के ऋण सिरे से तथा n-क्षेत्र की धन सिरे से जोड़ा जाता है तो सान्धि पश्चदिशि कहलाती है।



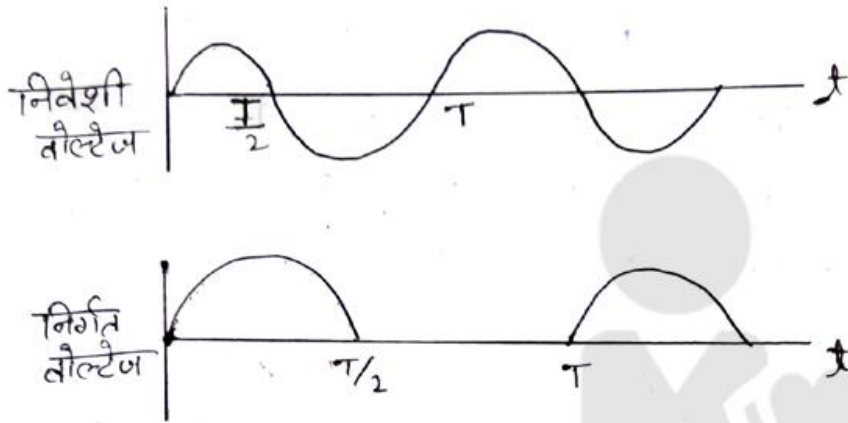
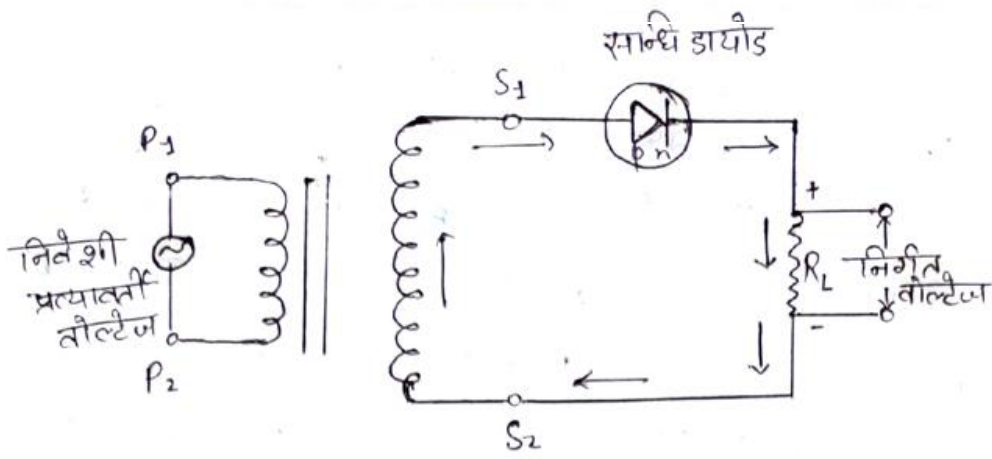
पश्च दिशिक सान्धि में आरोपित वैद्युत क्षेत्र E , आन्तरिक क्षेत्र E_i को प्रबल करता है। अतः बहुसंख्यक वाहक (p-क्षेत्र में कोटर तथा n-क्षेत्र में इलेक्ट्रॉन) सान्धि से दूर दृष्टे हैं। इससे अवक्षय क्षेत्र की चौड़ाई बढ़ जाती है, यही कारण है कि पश्च दिशिक सान्धि डायोड का धारा प्रवाह के लिए प्रतिरोध बहुत अधिक होता है।

p-n सान्धि डायोड का परिपथ प्रतीक :-



p-n सान्धि डायोड अर्धतरंग दिष्टकारी के रूप में :-

p-n सान्धि डायोड एक श्रेष्ठ दिष्टकारी का कार्य कर सकता है। जब यह अग्र दिशिक होता है तो धारा प्रवाह के लिए इसका प्रतिरोध बहुत निम्न होता है परन्तु पश्च दिशिक होने पर इसका प्रतिरोध बहुत अधिक हो जाता है। इस प्रकार यह धारा को केवल एक ही दिशा में अनुमत करता है। अतः किसी सान्धि डायोड के सिरे के बीच प्रत्यावर्ती वोल्टेज लगाए तो डायोड में धारा केवल अर्धचक्र के दौरान प्रवाहित होगी, सम्पूर्ण चक्र के दौरान नहीं। इस प्रकार एक अकेला सान्धि डायोड अर्धतरंग दिष्टकारी का कार्य करेगा।



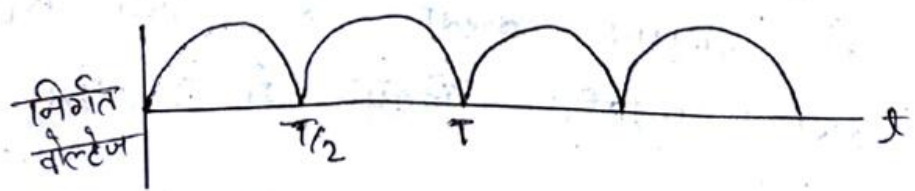
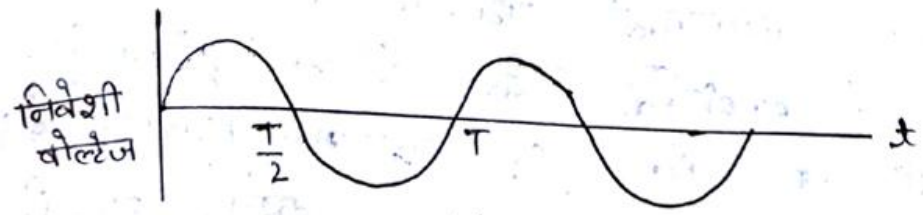
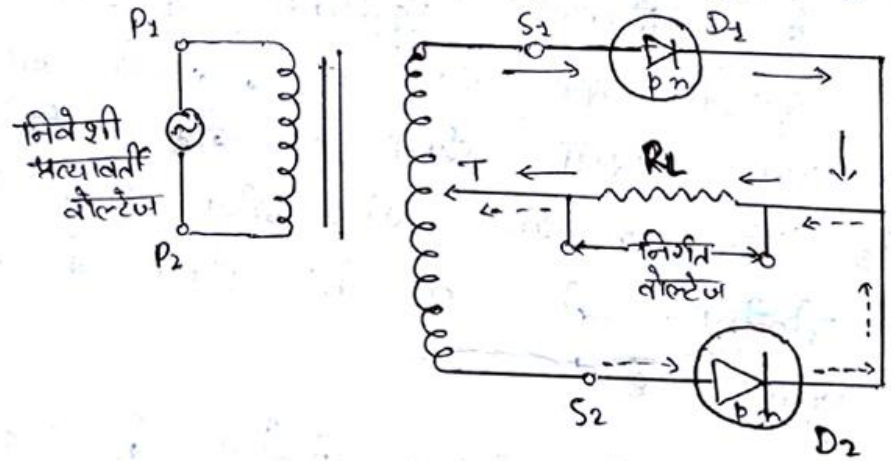
p-n सान्धि डायोड का अर्धतरंग दिष्टकारी परिपथ
 उपरोक्त चित्र में दर्शाया गया है। प्रत्यावर्ती
 निवेशी वोल्टेज को एक कैपेसिटर ट्रांसफार्मर की
 प्राथमिक कुण्डली के सिरे P₁ व P₂ के बीच
 लगाया गया है जिसकी द्वितीयक कुण्डली S₁ व S₂
 है। द्वितीयक कुण्डली का सिरा S₁, सान्धि डायोड के
 p सिरे से तथा दूसरा सिरा S₂ लोड प्रतिरोध R_L
 के द्वारा डायोड के n सिरे से जोड़ा गया है।
 दिष्ट निर्गत वोल्टेज लोड R_L के सिरे के बीच
 प्राप्त किया जाता है।

कार्य विधि :- प्रत्यावर्ती निवेशी वोल्टेज के पहले
 अर्धचक्र के दौरान ट्रांसफार्मर की
 द्वितीय कुण्डली का सिरा S₁ धनात्मक (माना) है,
 सिरा S₂ ऋणात्मक है। तब सान्धि डायोड अग्रदिक्षिक है।
 अतः धारा को अनुमत करता है तथा R_L में
 धारा वीर द्वारा प्रवर्धित दिशा में प्रवाहित होती है।

निवेशी वोल्टेज के दूसरे अर्धचक्र के दौरान सिरा S_1 प्रणात्मक होता है तथा S_2 धनात्मक होता है। अब सान्धि डायोड पश्चदिशिक हो जाता है तथा धारा का अनुमत नहीं करता। अतः धारा R_L में लगभग शून्य होती है। यही प्रक्रिया बार-बार दोहराई जाती है। स्पष्ट है कि अर्धतरंग दिष्कारी में निर्गत वोल्टेज एकदिशिक होता है।

चुकि निर्गत वोल्टेज निवेशी वोल्टेज के केवल अर्धभाग में होता है। अतः इस प्रक्रिया को अर्धतरंग दिष्करण कहते हैं।

$p-n$ सान्धि डायोड पूर्ण तरंग दिष्कारी के रूप में पूर्ण तरंग दिष्करण में निवेशी प्रत्यावर्ती वोल्टेज के दोनों अर्धचक्रों के दौरान निर्गत धारा प्राप्त होती है। इसमें दो सान्धि डायोड इस प्रकार प्रयुक्त किए जाते हैं कि एक डायोड पहले अर्धचक्र का तथा दूसरा डायोड दूसरे अर्धचक्र का दिष्करण करता है।



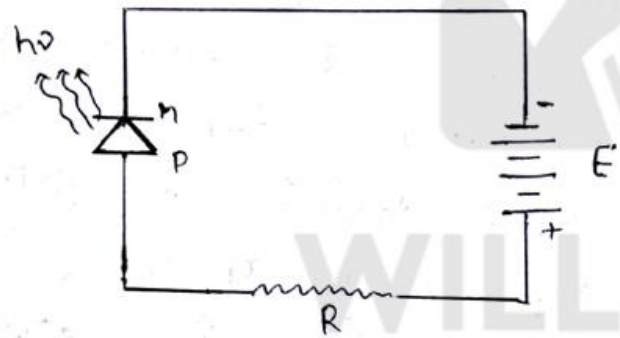
पूर्ण तरंग दिष्टकारी परिपथ उपरोक्त चित्र में दर्शाया गया है। प्रत्यावर्ती निवेशी वोल्टेज को एक ट्रांसफार्मर की प्राथमिक कुण्डली के सिरी P_1 व P_2 से क्रमशः डायोड D_1 व D_2 को p -क्षेत्र से जोड़ते हैं। डायोडों के n -सिरी परस्पर जुड़े हैं। लोड प्रतिरोध R_L को डायोडों के n -सिरी को जोड़ने वाले तार तथा द्वितीयक S_1, S_2 के केंद्रीय अंश निष्कासित टर्मिनल T के बीच जोड़ा गया।

कार्य प्रणाली १- प्रत्यावर्ती निवेशी वोल्टेज के पहले अर्धचक्र के दौरान द्वितीयक का सिरी S_1 टर्मिनल T के सापेक्ष धनात्मक है तथा सिरी S_2 ऋणात्मक है। इस स्थिति में क्रमशः डायोड D_1 अग्र दिशि है तथा D_2 पश्च-दिशि है। अतः D_1 द्वारा प्रवाह होने देता है परन्तु D_2 नहीं होने देता है। धारा D_1 , लोड R_L तथा द्वितीयक के ऊपरी भाग में नीर द्वारा दर्शायी गई दिशा में प्रवाहित होती है। निवेशी वोल्टेज के दूसरे अर्धचक्र के दौरान द्वितीयक का सिरी S_1 टर्मिनल T के सापेक्ष ऋणात्मक है तथा S_2 धनात्मक है। अब डायोड D_1 पश्च-दिशि है तथा D_2 अग्रदिशि है। अतः धारा डायोड D_2 , लोड R_L तथा द्वितीयक के निचले अर्ध भाग में उचित नीर द्वारा दर्शाया गया है। स्पष्ट है कि डायोड D_1 व D_2 बारी-बारी से धारा चालित करते हैं तथा निवेशी वोल्टेज के दोनों अर्धचक्रों के दौरान लोड R_L में धारा एक ही दिशा में प्रवाहित होती है।

L.E.D [Light Emitting Diode] :- (प्रकाश - उत्सर्जक डायोड)

यह एक ऐसी p-n संधि है जो सामान्य p-n संधियों से अधिक अपमिश्रित होती है। यह संधि अग्र दिशिक स्थिति में विकिरण का उत्सर्जन करती है। यह डायोड एक पारदर्शी आवरण से ढका होता है जिससे उत्सर्जित विकिरण बाहर आ सके।

L.E.D एक ऐसी युक्ति है जो वायुमंडल बैटरी की विद्युत ऊर्जा का विकिरण ऊर्जा में परिवर्तन करती है।



उपरोक्त चित्र में E एक दिष्टधारा स्रोत है जिसका धन टर्मिनल डायोड के p-क्षेत्र से तथा ऋणा टर्मिनल डायोड के n-क्षेत्र से जुड़ा है। जिससे p-n संधि अग्र दिशिक होती है। प्रतिरोध R, लैंड के श्रृंखलाक्रम में जुड़ा है जो L.E.D की आवश्यकता से अधिक धारा प्रवाहित हो जाने पर क्षतिग्रस्त होने से बचाता है।

कार्य प्रणाली :- जब L.E.D अग्र दिशिक होता है तो संधि सीमा पर अल्पसंख्यक

वाहकों का सान्द्रता साम्यावस्था से अधिक हो जाता है। अतः साम्य स्थापित करने के लिए संधि सीमा के दोनों ओर से अतिरिक्त अल्प संख्यक वाहक बहुसंख्यक वाहकों से संयोजित हो जाते हैं।

संयोजन की इस प्रक्रिया में मुक्त हुई ऊर्जा विद्युत चुम्बकीय तरंगों के रूप में बाहर आती है।

दृश्य प्रकाश उत्सर्जित करने वाली L.F.D का निषिद्ध ऊर्जा अन्तराल कम-से-कम 1.8 eV का होना चाहिए।

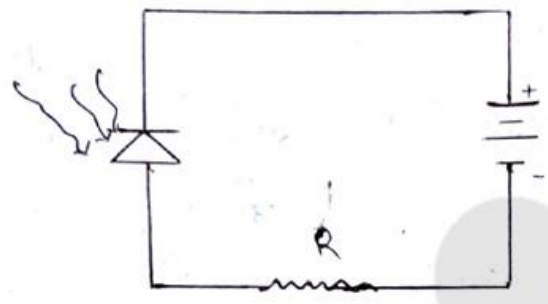
फोटो डायोड :- यह एक सैरनी युक्ति है जो प्रकाशीय संकेतों के संसूचन में प्रयोग की जाती है। फोटो डायोड एक प्रकाश संवेदनशील अर्धचालक से बनी सैरनी p-n संधि है जो पश्च दिशिक होती है।

यह डायोड किसी p-n संधि पर आपतित प्रकाश के प्रभाव पर आधारित होती है। फोटो डायोड का निर्माण करने हेतु एक p-n संधि जिसका p-क्षेत्र काफी पतला व पारदर्शी हो, को एक काँच या प्लास्टिक के आवरण में इस प्रकार रखते हैं कि संधि के ऊपरी भाग पर प्रकाश सरलता से पहुँच सके।

जब पर्याप्त वोल्टेज लगाकर p-n संधि को पश्च दिशिक किया जाता है तो संधि के दोनों ओर के अल्प संख्यक वाहक संधि को पार करते हैं जिससे लघु धारा का प्रवाह आरम्भ हो जाता है। इस धारा को सदीप्त धारा कहते हैं। अब यदि इसी समय p-n संधि पर E_g से अधिक $h\nu$ (आपतित प्रकाश की ऊर्जा) ऊर्जा गिरती है तो अर्धचालक के सहसंयोजी बन्धों को तोड़कर इलेक्ट्रॉन कोटर युग्म उत्पन्न होते हैं जिससे उत्पन्न धारा

की प्रबलता बढ़ जाती है। इस धारा का प्रकाश धारा कहते हैं तथा यह प्रकाश के फलबत्त के साथ लगभग समान अनुपात में बढ़ती है। इस प्रकार यह हाइड प्रकाश संसूचक की भाँति व्यवहार करता है।

सौर



सौर सेल - यदि एक अव अभिन्न $p-n$ संधि का निर्माण इस प्रकार करे कि वह अपने ऊपर आपतित प्रकाशीय ऊर्जा के आधिकांश भाग को सीधे विद्युतीय ऊर्जा में परिवर्तित कर देती है तो इस युक्ति को प्रकाश वोल्टीय सेल कहते हैं। यदि एक सौर प्रकाश वोल्टीय सेल का निर्माण किया जाय जिसके सतह का क्षेत्रफल पर्याप्त तथा जो सूर्य के विकिरण / प्रकाश के साथ क्रिया करने हेतु उपयुक्त हो तो सौर सेल को सौर सेल या सौर सेल कहते हैं। सामान्यतः सिलिकॉन अर्द्धचालक से बनाया जाता है क्योंकि सिलिकॉन का निषिद्ध ऊर्जा अन्तराल E_g , $1 E_g = 1.2 eV$ से अधिक दृश्य प्रकाश की ऊर्जा ($1.5 eV$) होती है। इस कारण सिलिकॉन क्रिस्टल के अवक्षय क्षेत्र के सहसंयोजी बन्धी को तीव्र इलेक्ट्रॉन कोटर युग्म का प्रावुर्भाव शरलता से कर सकती है।

सौर सैल को एक प्लास्टिक या कांच के आवरण में इस प्रकार रखा जाता है कि जो सतह सूर्य की ओर होती है, वह पारदर्शी है बाकी बची पृष्ठी पर काला पेंट कर दिया जाता है या उन्हें किसी हल्की धातु के आवरण से ढक दिया जाता है।

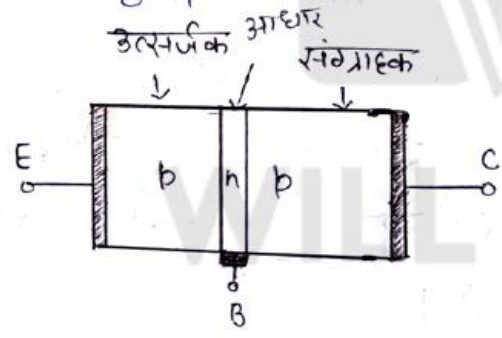
उपयोग :-

- (i) मानव निर्मित उपग्रहों में लगी बैटरियों के चार्ज हेतु सौर पैनलों का उपयोग किया जाता है।
- (ii) सुदूर क्षेत्रों में जहाँ विद्युत ऊर्जा के कोई और स्रोत उपलब्ध नहीं हैं, घरेलू उपकरणों जैसे रेडियो, टेलीविजन आदि को चलाने हेतु सौर पैनलों का उपयोग किया जाता है।
- (iii) ये पूरी तरह से प्रदूषण मुक्त होती हैं।
- (iv) इनका जीवन काल काफी अधिक होता है।
- (v) इन पैनलों में रख-रखाव की आवश्यकता नहीं पड़ती है।

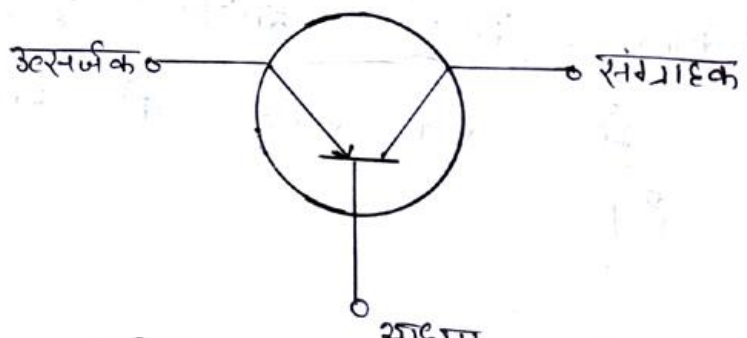
ट्रांजिस्टर :- ट्रांजिस्टर दो प्रकार के होते हैं

- p-n-p ट्रांजिस्टर
- n-p-n ट्रांजिस्टर

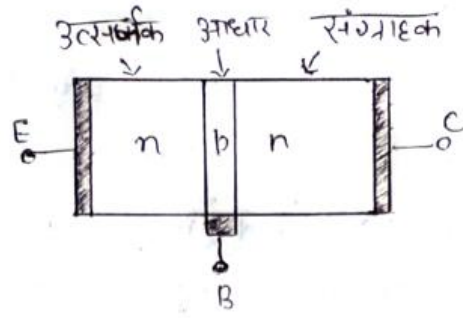
(i) p-n-p ट्रांजिस्टर :- इसमें n-टाइप अर्द्धचालक की एक बहुत महीन तरास (slice), p-टाइप अर्द्धचालक के दो छोटे-छोटे गुटकों के बीच में दबी होती है। बीच की तरास को आधार (Base), बाईं ओर के गुटके को उत्सर्जक (Emitter) तथा दाहिं ओर के गुटके को संग्राहक कहते हैं।



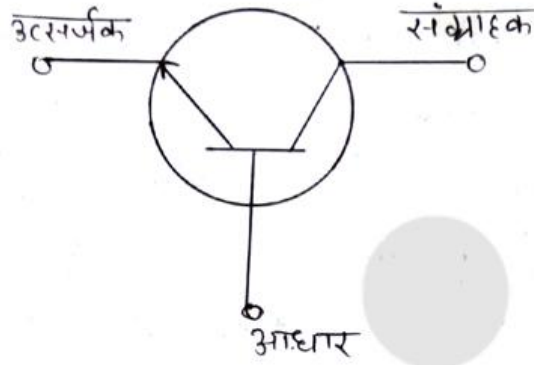
प्रतीक :-



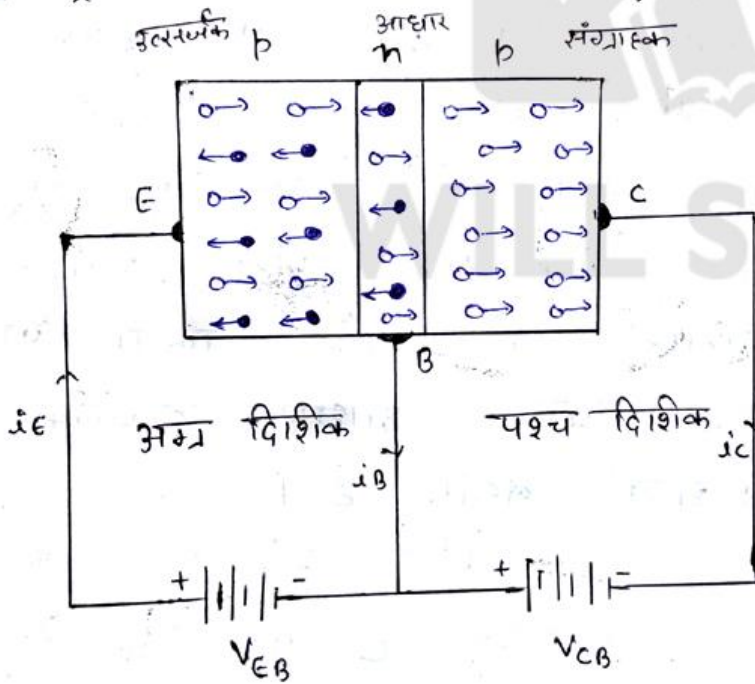
(ii) n-p-n ट्रांजिस्टर :- इसमें p-टाइप अर्द्धचालक की एक बहुत महीन तरास, n-टाइप अर्द्धचालक के दो छोटे-छोटे गुटकों के बीच दबी होती है।



प्रतीक



p-n-p ट्रांजिस्टर की क्रिया



p-n-p ट्रांजिस्टर का अभ्यासित आधार चरित्र उपरोक्त चित्र में दिखाया गया है। बायीं ओर की उत्सर्जक आधार (p-n) संधि को एक उत्सर्जक आधार बैटरी V_{EB} के द्वारा अल्प अग्र दिशि विभव से जोड़ा गया है। जबकि दायीं ओर की आधार संग्राहक (n-p) संधि को एक अन्य बैटरी V_{CB} के द्वारा बड़ा पश्च दिशि

विभव दिया गया है। अग्रदिशि होने के कारण उत्सर्जक में उपास्थित कोटर आधार की ओर चलते हैं जबकि आधार में उपास्थित इलेक्ट्रॉन उत्सर्जक की ओर चलते हैं। चूंकि आधार बहुत पतला है। अतः इसमें प्रवेश करने वाले अधिकतर कोटर (लगभग 98%) इसे पार करके संग्राहक तक पहुँच जाते हैं। जबकि उनमें से बहुत कम लगभग 2% आधार में उपास्थित इलेक्ट्रॉन से संयोग करते हैं। जैसे ही कोई कोटर इलेक्ट्रॉन से संयोग करता है, वैसे ही एक नया इलेक्ट्रॉन बैटरी V_{EB} के त्रुण सिरे से निकलकर आधार में प्रवेश करता है। ठीक इसी क्षण एक इलेक्ट्रॉन उत्सर्जक में से टर्मिनल E के द्वारा निकलकर बैटरी V_{EB} के धन सिरे पर पहुँचता है। इससे उत्सर्जक में एक कोटर उत्पन्न हो जाता है जो आधार की ओर चलना प्रारम्भ कर देता है। इस प्रकार आधार उत्सर्जक परिपथ में एक क्षीण धारा बहती है।

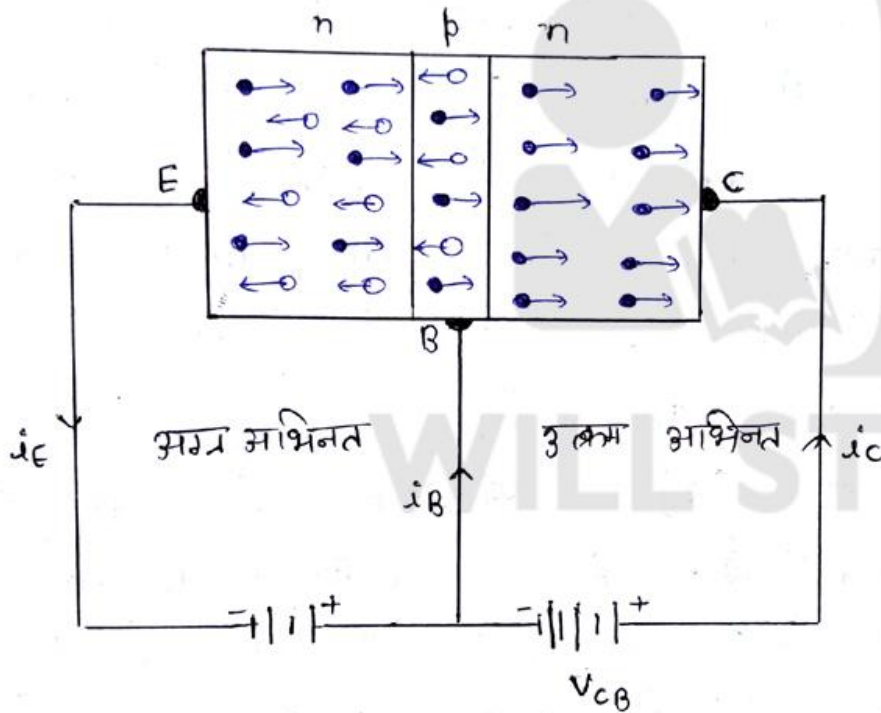
जो कोटर संग्राहक में प्रवेश कर जाते हैं, वे टर्मिनल C पर पहुँचते हैं जैसे ही कोटर C तक पहुँचता है, बैटरी V_{CB} के त्रुण सिरे से एक इलेक्ट्रॉन आकार इसी उदासीन कर देता है। ठीक इसी क्षण उत्सर्जक में एक सहसंयोजन बंध टूटता है, इससे उत्पन्न इलेक्ट्रॉन उत्सर्जक से टर्मिनल E के द्वारा निकलकर बैटरी V_{CB} के धन सिरे में प्रवेश कर जाता है तथा

कौट्र आधार की और चलने लगता है। इस प्रकार संग्राहक उत्सर्जक परिपथ में वैद्युत धारा बहती है।

स्पष्टतः $I_E = I_B + I_C$

जहाँ I_E उत्सर्जक धारा, I_B आधार धारा, I_C संग्राहक धारा है।

n-p-n ट्रांजिस्टर की क्रिया :-



n-p-n ट्रांजिस्टर का उभयनिष्ठ आधार परिपथ उपरोक्त चित्र में दिखाया गया है। बायीं ओर की उत्सर्जक आधार (n-p) सान्धि को बैटरी V_{EB} द्वारा कम अग्र दिशिक विभव दिया गया है जबकि दायी ओर की आधार संग्राहक (p-n) सान्धि बैटरी V_{CB} के द्वारा बड़ा पश्च दिशिक विभव दिया गया है, अग्र दिशिक होने के कारण उत्सर्जन n-क्षेत्र से इलेक्ट्रॉन आधार की ओर चलते हैं जबकि आधार p-क्षेत्र से उत्सर्जक

SUBSCRIBE I WILL STUDY YOUTUBE CHANNEL

SUBSCRIBE I WILL STUDY YOUTUBE CHANNEL

की और चलते हैं। चूंकि आधार बहुत पतला है।
 मतः इसमें प्रवेश करने वाले अधिकतर इलेक्ट्रॉन
 इसी पार करके संग्राहक तक पहुँच जाते हैं।
 कुछ ही इलेक्ट्रॉन आधार में उपस्थित कौटर से
 संयोग करते हैं। जैसे ही कोई इलेक्ट्रॉन कौटर
 से संयोग करता है, वैसे ही बैटरी V_{EB} के
 त्रुण सिरे से एक इलेक्ट्रॉन निकलकर टर्मिनल E
 के द्वारा उत्सर्जक में प्रवेश करता है। ठीक इसी
 क्षण आधार में एक सहसंयोजक बन्ध टूटता है।
 इसमें उत्पन्न इलेक्ट्रॉन बैटरी V_{EB} के धन सिरे
 में प्रवेश कर जाता है तथा कौटर लुप्त हुए
 कौटर की क्षतिपूर्ति कर देता है। इस प्रकार आधार
 उत्सर्जक में धारा बहती है।
 जो इलेक्ट्रॉन संग्राहक में प्रवेश कर जाते
 हैं जोकि पश्च दिशिक हैं वे टर्मिनल C पर पहुँचते
 हैं। वैसे ही कोई इलेक्ट्रॉन C की दौड़कर बैटरी
 V_{EB} के धन सिरे में प्रवेश करता है, वैसे ही
 बैटरी V_{EB} के त्रुण सिरे से एक इलेक्ट्रॉन निकलकर
 उत्सर्जक में प्रवेश करता है। इस प्रकार संग्राहक
 परिपथ में धारा बहती है।

स्पष्टतः
$$i_E = i_B + i_C$$

Note :- n-p-n ट्रांजिस्टर के भीतर तथा बाह्य
 परिपथ में आवेशवाहक इलेक्ट्रॉन होते हैं
 जबकि p-n-p ट्रांजिस्टर के भीतर आवेश वाहक व
 बाह्य परिपथ में इलेक्ट्रॉन होते हैं।

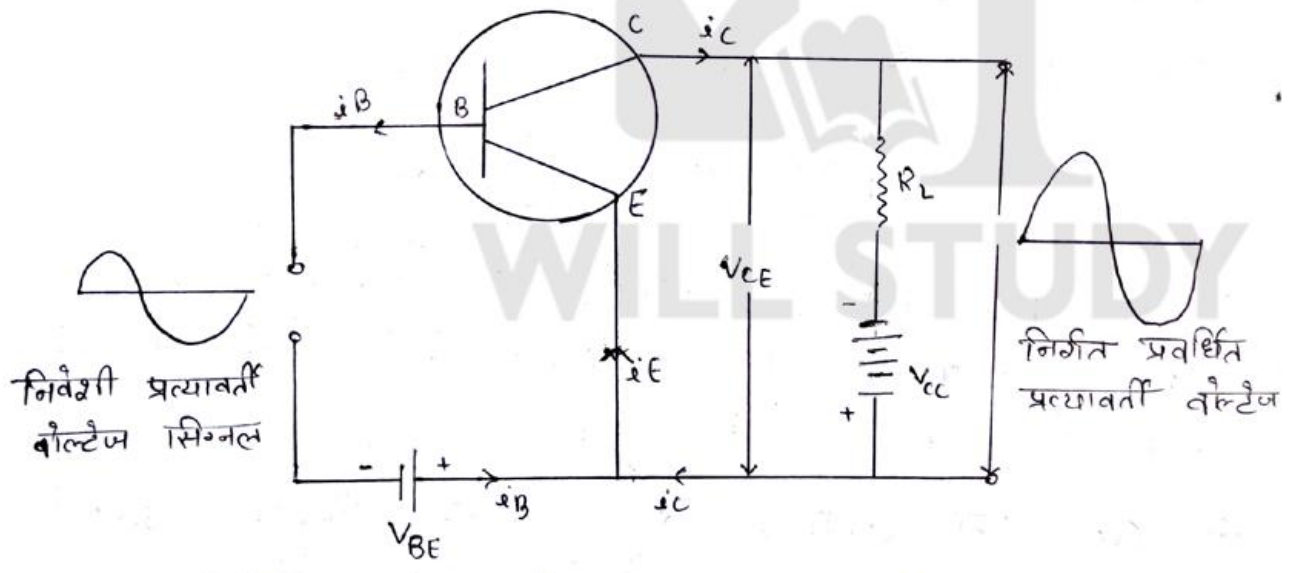
SUBSCRIBE I WILL STUDY YOUTUBE CHANNEL

SUBSCRIBE I WILL STUDY YOUTUBE CHANNEL

Ques- p-n-p ट्रांजिस्टर तथा n-p-n ट्रांजिस्टर में से कौन सर्वश्रेष्ठ या उपयोगी है ?

Ans:- p-n-p तथा n-p-n ट्रांजिस्टर में p-n-p ट्रांजिस्टर सर्वश्रेष्ठ है क्योंकि n-p-n ट्रांजिस्टर में धारावाहक इलेक्ट्रॉन होते हैं जबकि p-n-p ट्रांजिस्टर में धारावाहक कौट्टर होते हैं। इलेक्ट्रॉन, कौट्टर की अपेक्षा अधिक गतिशील होते हैं।

p-n-p ट्रांजिस्टर अभयनिष्ठ उत्सर्जक प्रवर्धक की ~~भूमिका~~ :-



p-n-p ट्रांजिस्टर प्रवर्धक का अभयनिष्ठ उत्सर्जक उत्सर्जक परिपथ उपरोक्त चित्र में दिखाया गया है। इसमें आधार उत्सर्जक निवेशी परिपथ को एक निम्न वोल्टेज बैटरी V_{BE} के द्वारा अग्र दिशिक रखा जाता है जिससे कि निवेशी परिपथ का प्रतिरोध बहुत कम होता है। संग्राहक, उत्सर्जक, निर्गत परिपथ को एक उच्च वोल्टेज बैटरी V_{CC} के द्वारा पश्च दिशिक रखा जाता है। जिससे निर्गत परिपथ का प्रतिरोध काफी अधिक होता है। एक लोड प्रतिरोध R_L निर्गत संग्राहक

उत्सर्जक परिपथ में चित्रानुसार जोड़ा गया है।
निर्देश - निवेशी AC वोल्टेज सिग्नल आधार उत्सर्जक
परिपथ में लगाया जाता है तथा प्रवर्धित निर्गत
सिग्नल संग्राहक उत्सर्जक परिपथ से प्राप्त किया
जाता है।

माना निवेशी AC वोल्टेज सिग्नल लगाने
से पूर्व i_E , i_B , i_C क्रमशः उत्सर्जक धारा, आधार-
धारा तथा संग्राहक धारा है तब किरचॉफ के
नियम से,

$$i_E = i_B + i_C \quad \text{--- ①}$$

संग्राहक धारा i_C के कारण लोड R_L में विभक्त
पतन $i_C \cdot R_L$ है। तब,

$$V_{CE} = V_{CC} - i_C \cdot R_L \quad \text{--- ②}$$

निवेशी AC वोल्टेज लगाने पर वोल्टेज V_{CE} में होने
वाले परिवर्तन ही प्रवर्धित निर्गत वोल्टेज के
रूप में प्राप्त होता है।

(i) **AC** धारा लाभ β - एक नियत संग्राहक उत्सर्जक
वोल्टेज पर संग्राहक धारा
में परिवर्तन तथा आधार धारा में परिवर्तन के
अनुपात को a.c धारा लाभ कहते हैं। तथा इसे
 β से निरूपित करते हैं।

$$\beta = \left(\frac{\Delta i_C}{\Delta i_B} \right)_{V_{CE}}$$

(ii) **a.c** वोल्टेज लाभ β - निर्गत वोल्टेज में परिवर्तन
तथा निवेशी वोल्टेज में
परिवर्तन के अनुपात को a.c वोल्टेज लाभ कहते
हैं। इसे A_v से प्रदर्शित करते हैं।

$$A_v = \frac{\Delta i_c \times R_{\text{output}}}{\Delta i_B \times R_{\text{input}}}$$

या $A_v =$ धारा लाभ \times प्रतिरोध लाभ

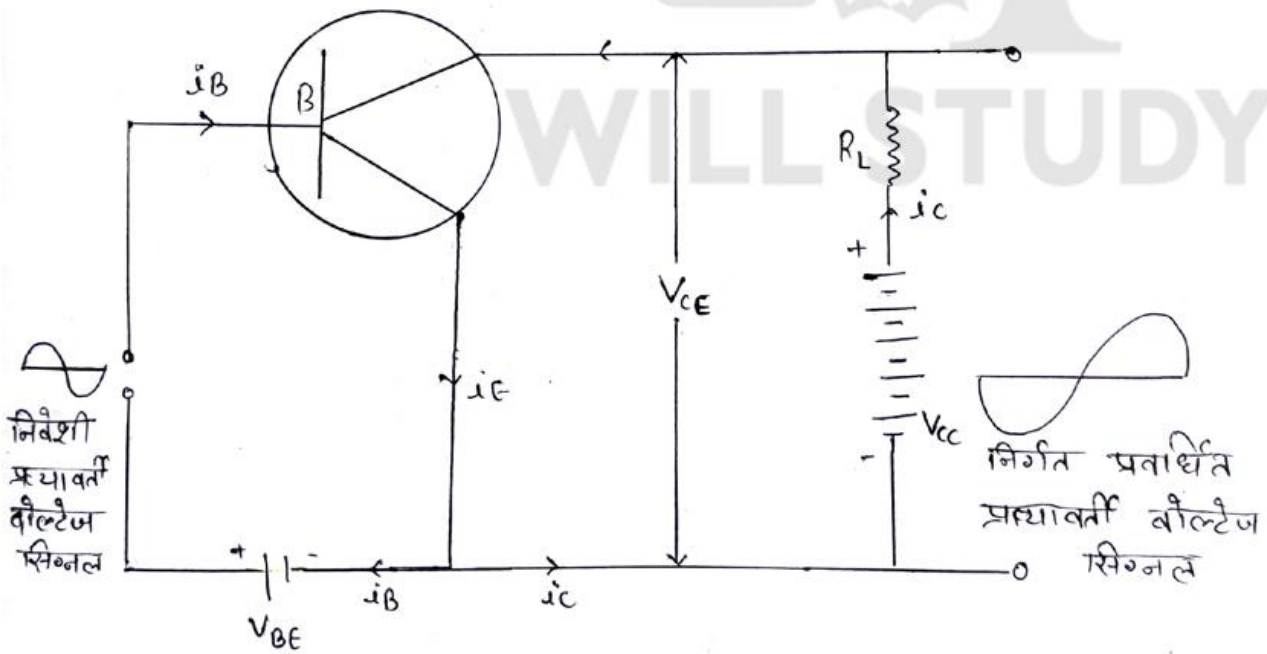
(iii) a.c शक्ति लाभ :- निर्गत शक्ति में परिवर्तन तथा निवेशी शक्ति में परिवर्तन की शक्ति लाभ कहते हैं।

शक्ति लाभ = वोल्टेज लाभ \times धारा लाभ

शक्ति लाभ = $A_v \times \beta$

शक्ति लाभ = (धारा लाभ)² \times प्रतिरोध लाभ

n-p-n ट्रांजिस्टर अभयनिष्ठ उत्सर्जक प्रवर्धक की भाँति :-



n-p-n ट्रांजिस्टर का अभयनिष्ठ उत्सर्जक प्रवर्धक भारीख उपरोक्त चित्र में दर्शाया गया है। आधार उत्सर्जक (B-E) परिपथ को अग्रदिशीक तथा संग्राहक उत्सर्जक (C-E) परिपथ को उत्क्रम आश्रित करने के लिए बैटरियो V_{BE} तथा V_{CC}

SUBSCRIBE I WILL STUDY YOUTUBE CHANNEL

SUBSCRIBE I WILL STUDY YOUTUBE CHANNEL

की ध्रुवताएँ $p-n-p$ ट्रांजिस्टर परिपथ के सापेक्ष विपरीत हैं।

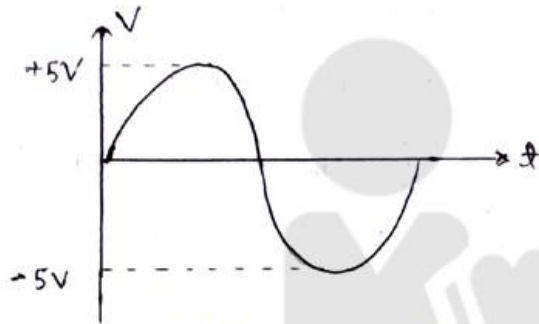
$n-pn$ ट्रांजिस्टर परिपथ का मूल सिद्धान्त प्रतिरोध तथा विभिन्न लाभ वही हैं जो $p-n-p$ ट्रांजिस्टर परिपथ का है। उभयनिष्ठ उत्तरार्धक $n-p-n$ ट्रांजिस्टर प्रवर्धक परिपथ में निर्गत वोल्टेज सिग्नल तथा निवेशी वोल्टेज सिग्नल के बीच 180° का कलान्तर होता है।



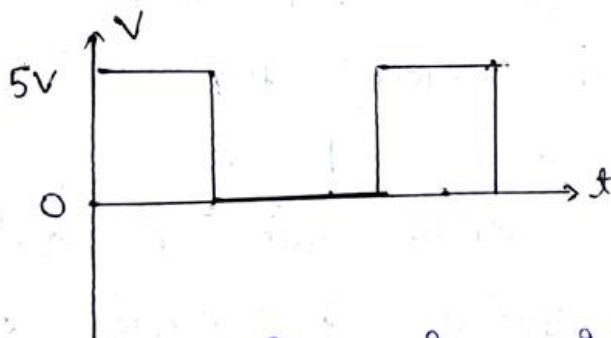
WILL STUDY

[अंकीय इलेक्ट्रॉनिक्स]

रूनालॉग परिपथ :- रूनालॉग परिपथ व परिपथ होते हैं जिनमें वोल्टेज अथवा धारा रूगय के रूाथ निरूतर बदलता जाता है। रूरी वोल्टेज अथवा धारा को रूनालॉग सिगनल कहते हैं।



डिजिटल परिपथ :- डिजिटल परिपथ व परिपथ हैं जिनमें वोल्टेज अथवा धारा की केवल दो स्तर होते हैं। वृ सिगनल जिसमें वोल्टेज अथवा धारा के केवल दो स्तर होते हैं, डिजिटल सिगनल कहलाता है।



लॉजिक गेट :- लॉजिक गेट रूरी डिजिटल परिपथ हैं कि निवेशी तथा निर्गत सिगनलों के बीच किसी तर्क संगत सम्बंधन पर आधारित हैं।

लॉजिक गेट में एक निर्गत टर्मिनल तथा एक या अधिक निवेशी टर्मिनल होते हैं।
लॉजिक गेट मुख्यतः तीन हैं।

- (i) OR गेट
- (ii) AND गेट
- (iii) NOT गेट

सत्यता सारणी :- किसी लॉजिक गेट की सत्यता सारणी वह सारणी है जो उस गेट के लिए सभी सम्भव निवेशी संयोगों तथा संगत निर्गती को दर्शाती है।

बुलीयन व्यंजक :- जॉर्ज बुल ने सन् 1854 में एक भिन्न प्रकार का बीजगणित विकसित किया जो रूसी तर्क संगत कथनों पर आधारित है जिनके केवल दो अर्थ अथवा मान हो सकते हैं। सत्य (TRUE) मान अथवा असत्य (FALSE) मान। इन तर्क संगत कथनों को बुलीयन चर कहते हैं। इसके सत्य मान को बाइनरी अंक 1 से तथा असत्य मान को बाइनरी अंक 0 से निरूपित करते हैं।

“ वह व्यंजक जो दो बुलीयन चरों के रूसी संयोग को दर्शाता है जिससे एक नया बुलीयन चर प्राप्त होता है, बुलीयन व्यंजक कहलाता है। ”

डिजिटल इलेक्ट्रॉनिक्स में बाइनरी अंक 1 तथा किसी निकाय की दो अवस्थाओं को निरूपित करते हैं ये अवस्थाएँ निकाय की प्रकृति के अनुसार

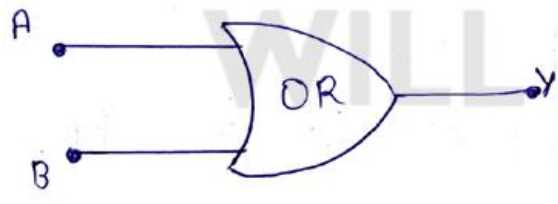
1	0
ON	OFF
TRUE	FALSE
HIGH	LOW
CLOSED	OPEN

(1) OR गेट :- OR गेट वह युक्ति है जिसमें दो अथवा अधिक निवेशी चर A व B तथा निर्गत चर Y होता है। इसका बुलीयन व्यंजक है -

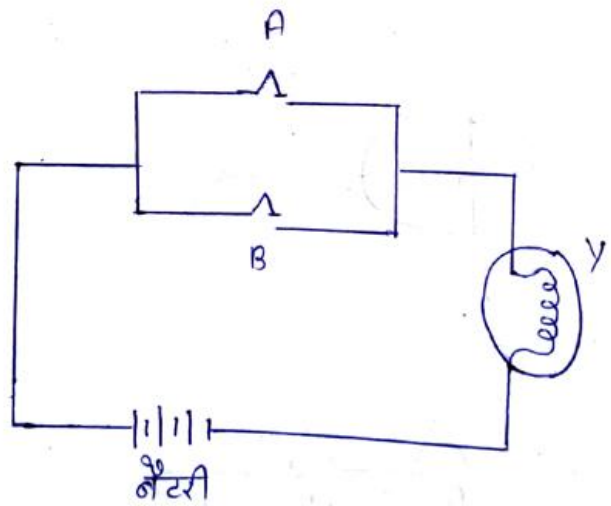
$$A + B = Y$$

इसमें 'A OR B equal Y' पढ़ा जाता है।

प्रतीक :-



परिपथ :-



सत्यता सारणी :-

A	B	A+B=Y
0	0	0
1	0	1
0	1	1
1	1	1

व्याख्या :-

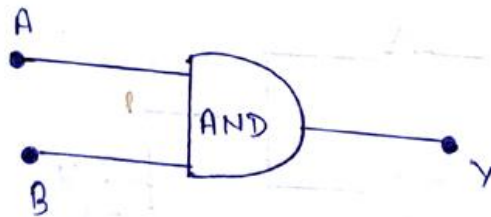
- (i) परिपथ में यदि दोनों स्विच खुले हैं ($A=0, B=0$) तब बल्ब बुझा रहेगा। [$Y=0$]
- (ii) यदि स्विच A बन्द है तथा B खुला है ($A=1, B=0$) तब बल्ब जलेगा। [$Y=1$]
- (iii) यदि स्विच A खुला है तथा स्विच B बन्द है ($A=0, B=1$) तब बल्ब जलेगा। [$Y=1$]
- (iv) यदि ~~दोनों~~ स्विच A व B - बन्द हैं ($A=1, B=1$) तब बल्ब जलेगा। [$Y=1$]

2) AND गेट :- AND गेट भी एक द्विनिवेशी तथा एकल निर्गत लॉजिक गेट है। यह दो निवेशी चर A तथा B को संयुक्त करके एक निर्गत चर Y देता है। इसका बुलीयन व्यंजक है -

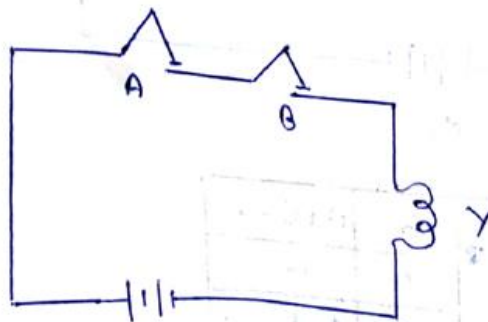
$$A \cdot B = Y$$

इस 'A AND B equal Y' पढ़ा जाता है।

प्रतीक :-



परिपथ :-



SUBSCRIBE I WILL STUDY YOUTUBE CHANNEL

SUBSCRIBE I WILL STUDY YOUTUBE CHANNEL

सारणी :-

A	B	A·B=Y
0	0	0
1	0	0
0	1	0
1	1	1

व्याख्या :-

- (i) परिपथ में यदि दोनों स्विच खुले हैं ($A=0, B=0$) तब बल्ब बुझा रहेगा। [$Y=0$]
- (ii) यदि स्विच A बन्द है तथा स्विच B खुला है ($A=1, B=0$) तब बल्ब बुझा रहेगा। [$Y=0$]
- (iii) यदि स्विच A खुला है तथा स्विच B बन्द है ($A=0, B=1$) तब बल्ब बुझा रहेगा। [$Y=0$]
- (iv) यदि दोनों स्विच A व B बन्द हैं ($A=1, B=1$) तब बल्ब जलेगा। [$Y=1$]

(3) NOT गेट :- NOT गेट में केवल एक निवेशी तथा एक निगति होता है।

इसका बुलीयन व्यंजक है -

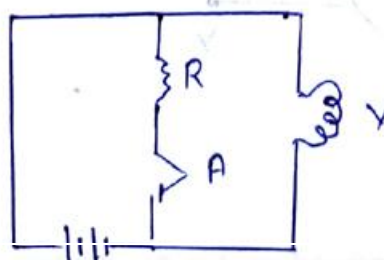
$$\bar{A} = Y$$

इस 'NOT A equal Y' चढ़ा जाता है।

प्रतीक :-



परिपथ :-



सत्यता सारणी :-

A	$\bar{A}=Y$
0	1
1	0

व्याख्या :-

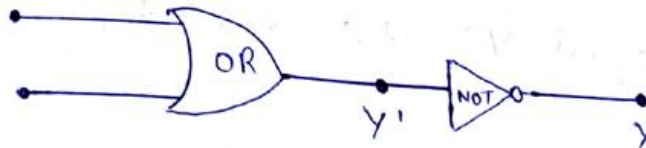
- (i) परिपथ में यदि स्विच A खुला है ($A=0$) तब बल्ब जलेंगा। [$Y=1$]
- (ii) यदि स्विच A बन्द है ($A=1$) तब बल्ब बुझा रहेगा। [$Y=0$]

(4) NOR गेट :- यह गेट OR गेट तथा NOT गेट के संयोजन से प्राप्त होता है। यदि OR गेट के निर्गत टर्मिनल Y' पर उपलब्ध संकेत को NOT गेट का निवेशी संकेत बना लें तो प्राप्त गेट NOR गेट होता है। इसका बुलीयन व्यंजक है -

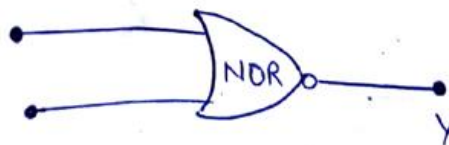
$$\overline{A+B}=Y$$

इसे 'A OR B Negated Equals Y' पढ़ा जाता है।

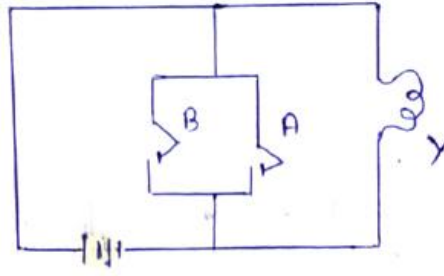
प्रतीक :-



या



परिपथ :-



सत्यता सारणी :-

A	B	$A+B=Y'$	$A+B=Y$
0	0	0	1
1	0	1	0
0	1	1	0
1	1	1	0

व्याख्या :-

- (i) परिपथ में यदि स्विच A तथा B दोनों खुला हैं $(A=0, B=0)$ तब बल्ब जलेंगा। $[Y=1]$
- (ii) यदि स्विच A बन्द है तथा स्विच B खुला है $(A=1, B=0)$ तब बल्ब बुझा रहेगा। $[Y=0]$
- (iii) यदि स्विच A खुला है तथा B बन्द है $(A=0, B=1)$ तब बल्ब बुझा रहेगा। $[Y=0]$
- (iv) यदि स्विच A व B दोनों बन्द हैं $(A=1, B=1)$ तब बल्ब बुझा रहेगा।

(5) NAND गेट :- NAND गेट, AND गेट तथा NOT गेट के संयोग से बनता है।

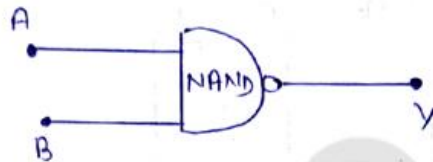
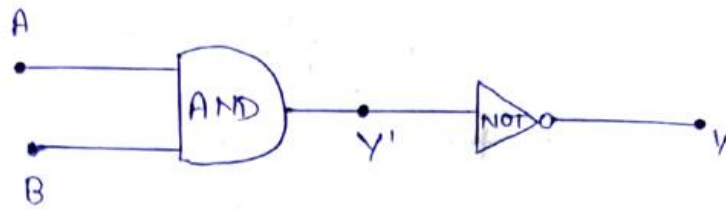
यदि AND गेट के निर्गत टर्मिनल Y' को NOT गेट के निवेशी टर्मिनल से सम्बन्धित कर दे तो प्राप्त गेट को NAND गेट कहते हैं।

इसका बूलियन व्यंजक है -

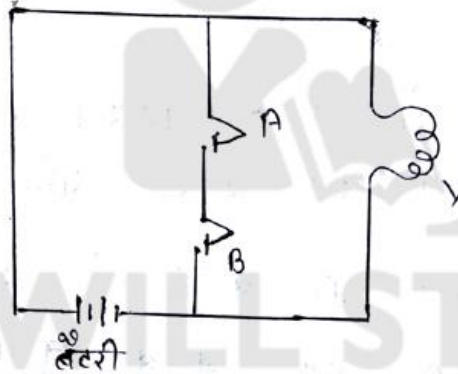
$$\overline{A \cdot B} = Y$$

इसे 'A AND B Negated equal Y' कहा जाता है।

प्रतीक :-



परिपथ :-



सत्यता सारणी :-

A	B	$A \cdot B = Y'$	$A \cdot B = Y$
0	0	0	1
0	1	0	1
1	0	0	1
1	1	1	0

व्याख्या :-

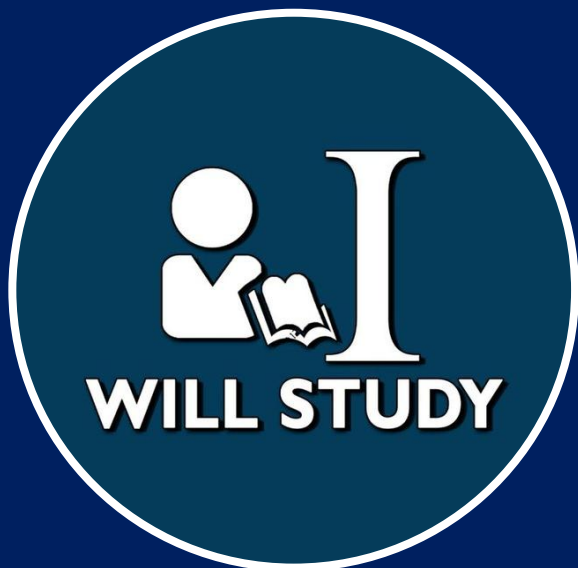
(i) परिपथ में यदि दोनों स्विच A व B खुला हों
($A=0, B=0$) तब बल्ब जलेंगा। [$Y=1$]

(ii) यदि स्विच A खुला है तथा स्विच B बन्द है
($A=0, B=1$) तब बल्ब जलेंगा। [$Y=1$]

- (iii) यदि स्विच A बन्द है तथा स्विच B खुला है
($A = 0, B = 0$) तब बल्ब जलैगा। [$Y = 1$]
- (iv) यदि स्विच A व B बन्द है ($A = 1, B = 1$)
तब बल्ब बुझा रहेगा। [$Y = 0$]



WILL STUDY

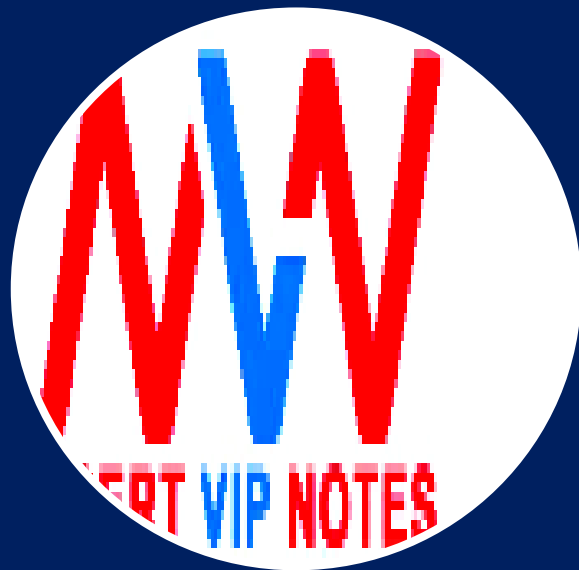


WILL STUDY

SUBSCRIBE

SUBSCRIBE

VISIT TO



BEST VIP NOTES

NVN-OPEN

Also Read & Watch

[Maths All Chapter Important Question](#)

[Maths Chapter-wise Solutions in Hindi](#)

[Study Motivation](#)

[Unsolved Paper Solutions](#)

[Click Here](#)